POSTE 2 - M340 (Automate Delestage - 07/06/2021

Date de la recette: 07/06/2021

Nommage de l'actionneur		Tests Physiques RNADE						Observations	Tests physiques GTB		Observations
Code nommage	Rôle	Ouverture du circuit de l'actionneur	Fermeture du circuit de l'actionneur	Retour position de l'actionneur sur le RNADE	Retour position de l'actionneur sur la GTB	Etat du repli de l'actionneur	Valeur du cran	Action à mener pour le délestage	Tests aux bornes des entrées des SAIA	Informations de retour du GTB	Action à mener pour la supervision
T01S2TGB22Q__10	Disjoncteur Alimentation coffret groupe eau glacee IRM T2000 TP_02 (22Q__10)	V	V	V	NV	0	1				
T01S2TGB25Q__B1	Disjoncteur Alimentation normale chassis normal IRM T2000TD_3_ (25Q__B1)	V	V	V	NV	0	2				
T01S2TGB25Q__B2	Disjoncteur Alimentation normale coffret inverseur T2000TP_01 IRM (25Q__B2)	V	V	V	NV	0	2				
T01S2TGB25Q__B3	Disjoncteur Alimentation armoire CTA AE2 IRM (25Q__B3)	NV	NV	NV	NV	0	2	**Pas testable en l'état**			

POSTE 2 - M340 (Automate Delestage - 07/06/2021

Date de la recette: 07/06/2021

Nommage de l'actionneur		Tests Physiques RNADE						Observations	Tests physiques GTB		Observations
Code nommage	Rôle	Ouverture du circuit de l'actionneur	Fermeture du circuit de l'actionneur	Retour position de l'actionneur sur le RNADE	Retour position de l'actionneur sur la GTB	Etat du repli de l'actionneur	Valeur du cran	Action à mener pour le délestage	Tests aux bornes des entrées des SAIA	Informations de retour du GTB	Action à mener pour la supervision
T24S2TGB12Q__B1	Disjoncteur Embase Libre (12Q__B1)	NV	NV	NV	NV			**Pas de disjoncteur NSX400 pour faire le test**			
T24S2TGB12Q__C1	Disjoncteur Alimentation Normale TGS (12Q__C1)	NV	NV	NV	NV			**Pas de disjoncteur NSX400 pour faire le test**			
T24S2TGB16Q__A1	Disjoncteur Alimentation secours chassis ondule T2000TDO1_ IRM (16Q__A1)	V	V	V	V	0	2				
T24S2TGB16Q__A2	Disjoncteur Alimentation secours chassis normal IRM T2000TD_3_ (16Q__A2)	V	V	V	V	0	2				
T24S2TGB16Q__A3	Disjoncteur Alimentation secours coffret inverseur T2000TP_01 IRM (16Q__A3)	V	V	V	V	0	2				
T24S2TGB17Q__C1	Disjoncteur Embase Libre (17Q__C1)	NV	NV	NV	NV			**Pas de disjoncteur NSX400 pour faire le test**			
T24S2TGB17Q__D1	Disjoncteur Embase Libre (17Q__D1)	NV	NV	NV	NV			**Pas de disjoncteur NSX400 pour faire le test**			
T24S2TGB17Q__E1	Disjoncteur Embase Libre (17Q__E1)	NV	NV	NV	NV			**Pas de disjoncteur NSX400 pour faire le test**			
T24S2TGB18Q__E1	Disjoncteur Embase Libre (18Q__E1)	NV	NV	NV	NV			**Pas de disjoncteur NSX400 pour faire le test**			

Dans les cahiers de recette n'apparaissent que les actionneurs devant faire l'objet d'un test.
Ce n'est pas une synthèse des différents documents de travail techniques.
Il n'y a qu'un seul cahier de recette pour la même opération.
C'est-à-dire, que si des tests portent sur plusieurs API il n'y aura qu'un fichier de recette intégrant les tests de chaque API. Pas de couleur de case que des indications dans les cases.
Ce document peut être réalisé en même temps que la recette et de manière manuscrite validé par le CHRU et le prestataire.

EPR 012_4_Cahier de recette automatisme délestage V1.0 - Suivi du versionnage

Numéro de version	Date	Objet de la version	Auteur
1.0	07/10/2021	Création du document	P.Bocquet